

Curso de Projeto de Circuitos Integrados (ASICs)

Novotel Porto Alegre Três Figueiras
29 e 30 de abril de 2013

Os chips, cada vez mais, fazem parte do nosso cotidiano através de inúmeros produtos eletrônicos que utilizamos (celular, tablet, computador, sistema de controle de carros, eletrodomésticos, ...).

Se você é um profissional da área de eletrônica ou está se preparando para atuar neste mercado e desconhece a tecnologia de projeto de circuitos integrados, esta é uma ótima oportunidade para se atualizar.

Este curso introdutório de Projeto de ASICs será oferecido de forma intensiva, durante dois dias, no total de 12 horas, sendo ministrado por professores doutores em cada um dos tópicos abordados.

Será apresentado desde o funcionamento do transistor MOS e o processo de fabricação de um circuito integrado, passando pelas técnicas de projeto de circuitos analógicos e digitais, chegando até a descrição do fluxo de projeto de um ASIC e as estratégias de teste e caracterização dos chips. Por fim, será apresentado o panorama do uso desta tecnologia de desenvolvimento de hardware frente às alternativas mais difundidas no mercado nacional, como os microcontroladores e FPGAs, com a discussão sobre desempenho, consumo de potência, tempo de projeto e custos envolvidos.

Não perca esta oportunidade!

Maiores informações:

www.inf.ufrgs.br/sim-emicro

sim-emicro@inf.ufrgs.br

Descontos especiais para estudantes. Vagas limitadas.

Organização



Promoção



Apoio

