

Laboratório 04 – Projeto de um decodificador para 7 segmentos – 04/10/2017

Objetivos:

Neste laboratório você deve projetar um circuito decodificador para mostradores de 7 segmentos, com o programa Quartus II da Altera.

Etapas e Tarefas:

1. Elaborar a tabela verdade do decodificador para os números hexadecimais de 4 bits de 0 a F, para cada saída, de **a** a **g**;
2. Minimizar as funções de **a** a **g** usando mapas de Karnaugh, nas formas SDP ou PDS;
3. Implementar o circuito decodificador e fazer simulação funcional, experimentando todas as combinações de entradas;
4. Gravar o circuito gerado como um novo componente para utilizá-lo posteriormente;

Relatório:

O relatório dessa atividade deve ser entregue em formato PDF, contendo as seguintes informações:

1. Número do laboratório, data, nomes e cartões dos integrantes;
2. Descrição do experimento, em um parágrafo;
3. Descrição do projeto do decodificador, incluindo tabela-verdade, equações, e diagrama esquemático (retirado do Quartus II);
4. Resultados da simulação funcional (cópia da tela);
5. Conclusões e perguntas;