

UFRGS - Instituto de Informática - Circuitos Digitais - Marcelo Johann - 2022/2 - Cronograma - Inicial

Data	Aula	Lab	Conteúdo	Dia	sala	Relatórios
17/Nov	aula 01		Apresentação da disciplina e Introdução	quinta-feira		
22/Nov	aula 02	lab01	Entrada de Esquemático e simulação Lógica para FPGA	terça-feira	lab 103	até 24h
24/Nov	aula 03		Evolução, transistor MOS, portas e famílias lógicas	quinta-feira		
29/Nov	aula 04	lab02	Programação da placa com FPGA	terça-feira	lab 103	até 24h
01/Dez	aula 05		Aspectos temporais de portas lógicas, funções booleanas	quinta-feira		
06/Dez	aula 06	lab03	Uso de Protoboard e Instrumentos de Laboratório	terça-feira	lab 105	até 24h
08/Dez	aula 07		Propriedades booleanas, mintermos e maxtermos	quinta-feira		
13/Dez	aula 08	lab04	Projeto de Multiplexador e Decodificador	terça-feira	lab 103	até 24h
15/Dez	aula 09		Minimização de funções booleanas - Mapas de Karnaugh	quinta-feira		
20/Dez	aula 10	lab05	Conversor para display de 7 segmentos	terça-feira	lab 103	até 24h
22/Dez	aula 11		Minimização de funções booleanas - Algoritmo de Quine McCluskey	quinta-feira		
26-31/12	Intervalo		Recesso Natalino	1 semana		
01-15/01	Intervalo		Recesso Escolar	2 semanas		
17/Jan	aula 12	lab06	Simulação Elétrica usando Spice	terça-feira	lab 103	até 24h
19/Jan	aula 13		Blocos Aritméticos, somador/subtrator, multiplicadores	quinta-feira		
24/Jan	aula 14	lab07	Projeto de Somadores e Simulação com Atraso	terça-feira	lab 103	até 24h
26/Jan	aula 15		Memórias ROM, RAM, blocos programáveis, FPGAs	quinta-feira		
31/Jan	aula 16		Prova P1	terça-feira		
02/Fev	Feriado		N S Navegantes	quinta-feira		
07/Fev	aula 17		Latches e Flip-flops	terça-feira		
09/Fev	Intervalo		Intervalo Programado	quinta-feira		
14/Fev	aula 18	lab08	Projeto Digital 0: Unidade Lógica e Aritmética do Neander	terça-feira	lab 103	até 24h
16/Fev	aula 19		Registradores e Contadores	quinta-feira		
21/Fev	Intervalo		Carnaval	terça-feira		
23/Fev	Intervalo		Carnaval	quinta-feira		
28/Fev	aula 20	lab09	Projeto Digital 1: Registradores para o Neander	terça-feira	lab 103	até 24h
02/Mar	aula 21		Circuitos Sequenciais, Mealey vs Moore, Síntese com FFD	quinta-feira		
07/Mar	aula 22	lab10	Projeto Digital 2: Parte Operativa e memória do Neander	terça-feira	lab 103	até 24h
09/Mar	aula 23		Descrição de Circuitos em VHDL	quinta-feira		
14/Mar	aula 24	lab11	Projeto Digital 3: Máquina de controle para Neander	terça-feira	lab 103	até 24h
16/Mar	aula 25		Síntese de FSM com FFs do tipo JK	quinta-feira		
21/Mar	aula 26	lab12	Projeto Digital 4: Integração do Neander, PC, PO, memória, placa	terça-feira	lab 103	até 24h
23/Mar	aula 27		Revisão, Exercícios, Acompanhamento	quinta-feira		
28/Mar	aula 28		Prova P2	terça-feira		
30/Mar	aula 29		Acompanhamento do projeto final	quinta-feira	lab 105	
04/Abr	Intervalo		Desenvolvimento do projeto final	quinta-feira	lab 105	
06/Abr	aula 30		Apresentação do Projeto Final	terça-feira	lab 105	até 24h
11/Abr	Intervalo		Estudo para Recuperação	quinta-feira		
13/Abr	Exame		Prova de Recuperação	quinta-feira		
19/Abr	Fim		Final do Semestre - Apropriação dos Conceitos	terça-feira		